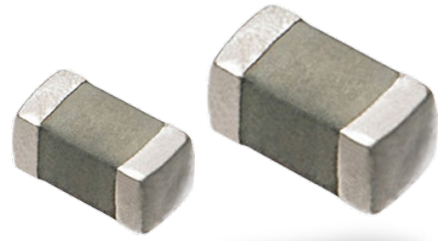


チップ形積層バリスタ

静電気対策用 [電源・信号回路用]

EZJZ, EZJP シリーズ



特長

- 独自のバリスタ材料技術による優れた静電気抑制効果
- IEC61000-4-2, Level4に対応する大きな静電気耐量
- 極性がなく（両極性）、ツェナーダイオード代替が容易（ツェナーダイオード+コンデンサの置換が可能）
- 鉛フリーメッキ端子電極による優れたはんだ付け性
- 積層構造採用による幅広い品揃えで様々なニーズに対応
電源から信号回路まで幅広いアプリケーションに適用可能
- 独自の超低静電容量化技術により、高速信号ラインに対応
USB2.0, IEEE1394, HDMI等のインターフェイスに適用可能
- RoHS指令対応

品番構成

1	2	3	4	5	6	7	8	9	10	11	12
E	Z	J	Z	0	V	2	7	0	E	A	
品目記号										設計記号	(例)

記号	シリーズ	記号	形状 (mm)	記号	包装形態	公称バリスタ電圧	記号	静電容量	記号	静電容量	記号	特殊記号
Z	EZJZ	Z	0603	V	1005, 1608	第1, 2位はバリスタ電圧の上2桁を示し、第3位はそれに続く零の数を表す。また小数点以下はRで表す。	A	3 pF	G	100 pF	無	Cap.許容差: max.
P	EZJP	0	1005		紙テープ		R	20 pF	H	150 pF	B	Cap.許容差: ± 0.1 pF
		1	1608				D	27 pF	J	220 pF	C	Cap.許容差: ± 0.25 pF
							E	47 pF	K	330 pF	D	Cap.許容差: ± 0.50 pF
							W	56 pF	M	680 pF	K	Cap.許容差: ± 10 %
							F	68 pF			M	Cap.許容差: ± 20 %

※ 3 pF未満に10, 11桁目を用い、上2桁を表示する。
例) 2.0 pF...20, 1.5 pF...15

構造図

[構成]		
No.	名称	
①	半導体セラミックス	
②	内部電極	
③	端子電極	下地電極
④		中間電極
⑤		外部電極

形状寸法

形状記号	サイズ	L	W	T	L ₁ , L ₂
Z	0603	0.60 ± 0.03	0.30 ± 0.03	0.30 ± 0.03	0.15 ± 0.05
0	1005	1.00 ± 0.05	0.50 ± 0.05	0.50 ± 0.05	0.2 ± 0.1
1	1608	1.6 ± 0.1	0.8 ± 0.1	0.8 ± 0.1	0.3 ± 0.2

単位: mm

チップ形積層バリスタ

低静電容量タイプ [高速信号回路用]

特長

- 独自の材料・積層技術により、高速信号ラインに対応USB2.0、IEEE1394、HDMI等のインターフェイスに適用可能
- 静電容量：0.8 ～ 2.1 pF typ.

主な用途

携帯電話	アンテナ回路、外部IF
DSC、DVC	USB2.0、IEEE1394
PC、PDA	USB2.0、IEEE1394、LAN1000BASE
TV、DVD	USB2.0、IEEE1394、HDMI
ゲーム機	コントローラ、外部IF

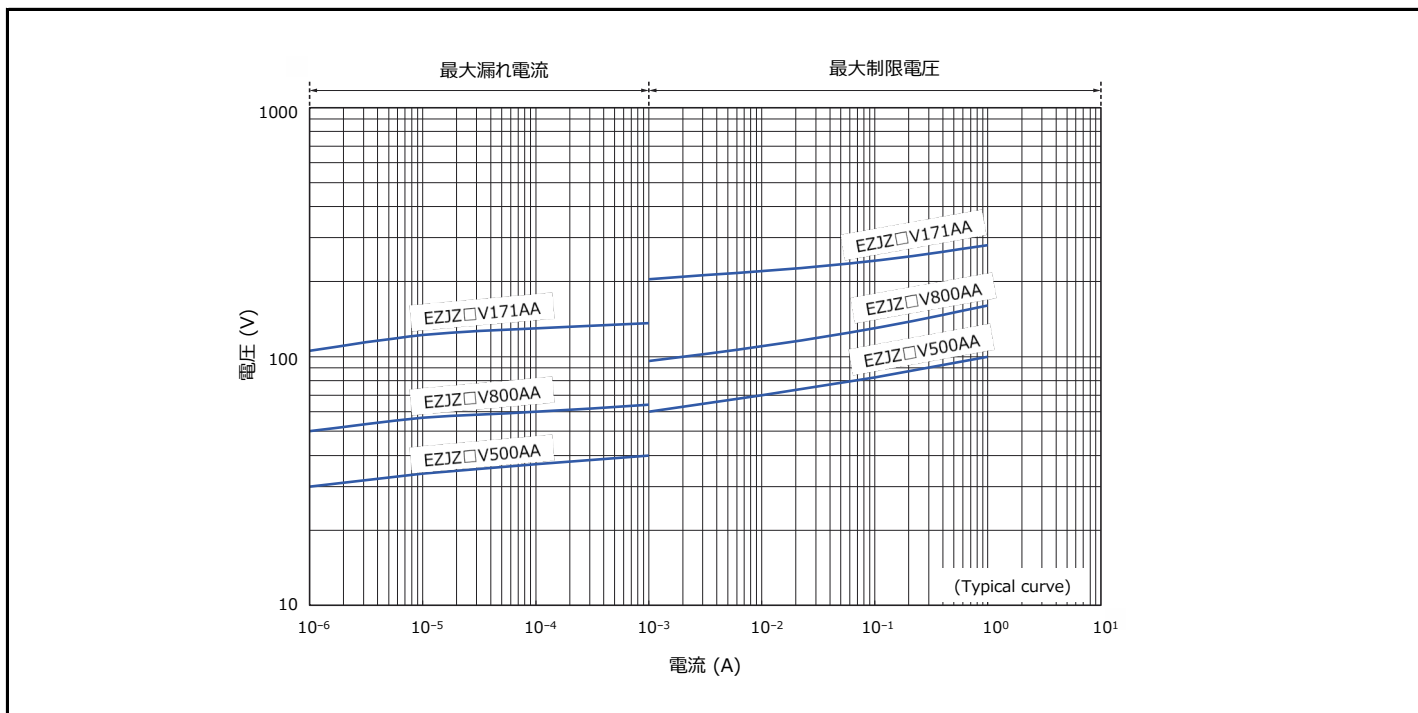
定格・性能

サイズ	品番	最大許容回路電圧 DC (V)	公称バリスタ電圧 at 1 mA (V)	静電容量 (pF) [typ. 参考値] at 1 MHz	静電気耐量 IEC61000-4-2
1005	EZJZ0V80010	10	80	1 max. [0.8 typ.]	接触放電：8 kV
	EZJZ0V80015D	5	80	1.5±0.5	
	EZJZ0V500AA	5	50	3 max. [2.1 typ.]	
	EZJZ0V800AA	18	80	3 max. [2.1 typ.]	
	EZJZ0V171AA	18	170	3 max. [2.1 typ.]	
1608	EZJZ1V80010	10	80	1 max. [0.8 typ.]	
	EZJZ1V500AA	5	50	3 max. [2.1 typ.]	
	EZJZ1V800AA	18	80	3 max. [2.1 typ.]	
	EZJZ1V171AA	18	170	3 max. [2.1 typ.]	

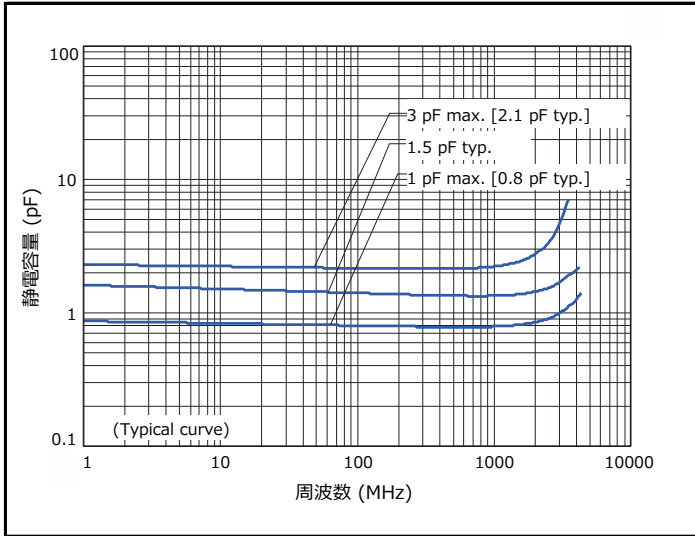
- 使用温度範囲：-40 ～ 85 ℃

* はんだ付け方法は、リフローはんだ付けを推奨します。

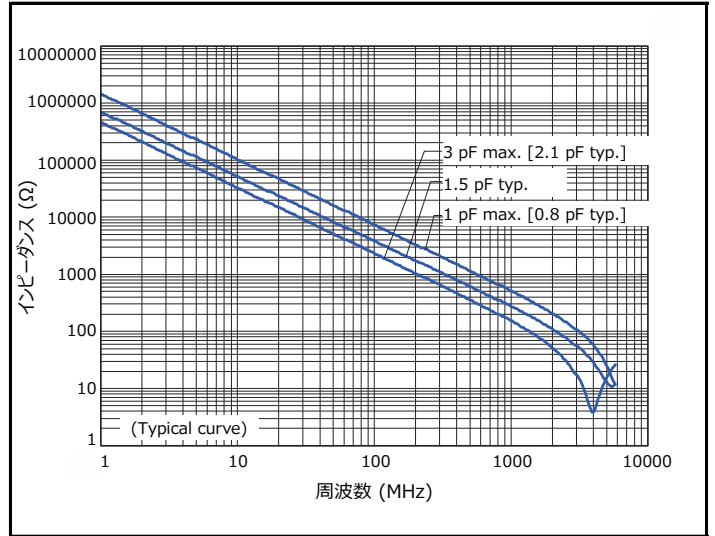
電圧・電流特性



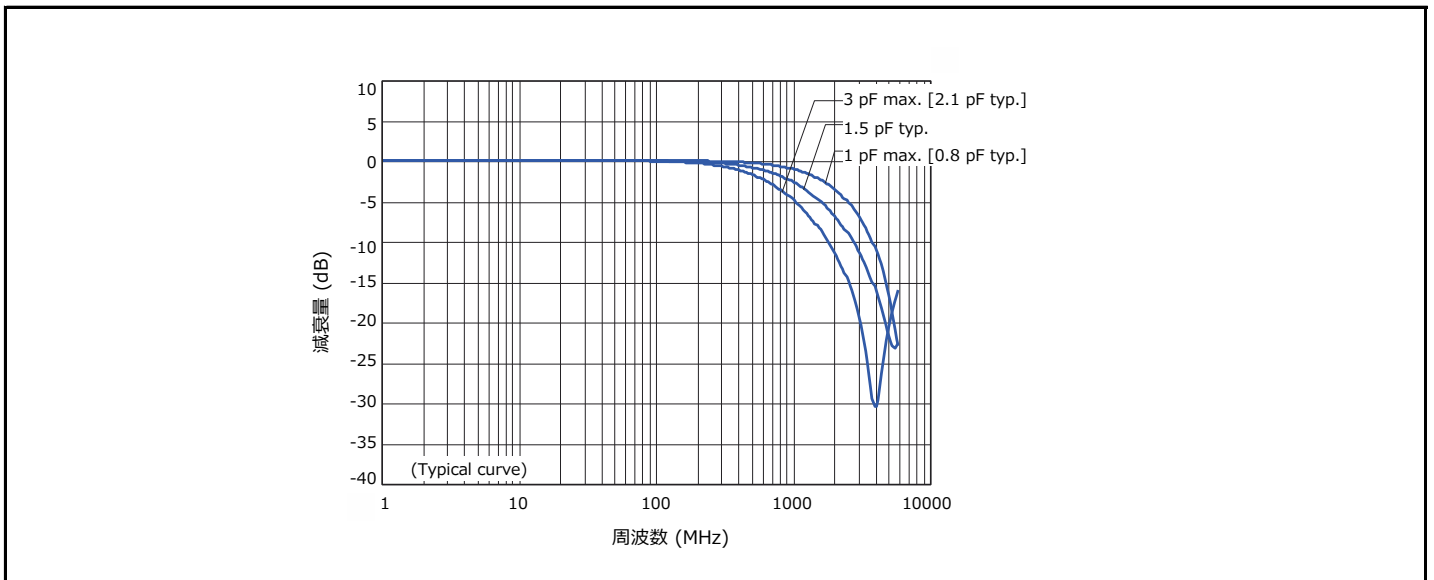
周波数特性 – 静電容量



周波数特性 – インピーダンス



周波数特性 – 伝送特性



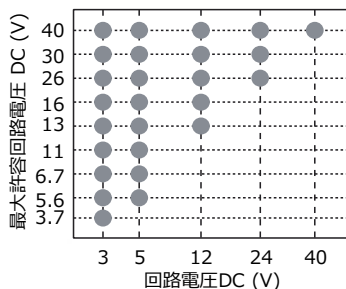
チップ形積層バリスタ

低電圧タイプ (標準タイプ) [電源・低速信号回路用]

特長

積層構造採用による豊富な品揃えで、電源から信号回路まで幅広いアプリケーションに適用可能

- バリスタ電圧 : 6.8 ~ 65 V (1 mA)
- 静電容量 : 8.5 ~ 420 pF typ. (1 MHz)



主な用途

携帯電話	SW、LCD、LED、オーディオ端子、電池パック、メモ리카ード、外部 IF
DSC、DVC	SW、LCD、LED、USB
PC、PDA	SW、LCD、LED、USB
TV、DVD	オーディオ、ビデオ端子
Audio	オーディオ端子、マイク、レシーバ
ゲーム機	コントローラ、外部 IF

定格・性能

サイズ	品番	最大許容回路電圧 DC (V)	公称バリスタ電圧 at 1 mA (V)	静電容量 (pF) [typ. 参考値]		サージ電流耐量 at 8/20 μs、2 回 (A)	静電気耐量 IEC61000-4-2
				at 1 MHz	at 1 kHz		
0603	EZJPZV6R8JA	3.7	6.8	220 max. [150 typ.]	175 typ.	5	接触放電: 8 kV
	EZJPZV6R8GA	3.7	6.8	100 max. [85 typ.]	100 typ.	5	
	EZJPZV080GA	5.6	8	100 max. [85 typ.]	100 typ.	5	
	EZJPZV120GA	7.5	12	100 max. [85 typ.]	100 typ.	5	
	EZJPZV120DA	7.5	12	27 max. [22 typ.]	33 typ.	1	
	EZJPZV120RA	7.5	12	20 max. [15 typ.]	18 typ.	1	
	EZJPZV150RA	9	15	20 max. [15 typ.]	18 typ.	1	
	EZJPZV270RA	16	27	20 max. [15 typ.]	16.5 typ.	1	
1005	EZJPZV270BA	16	27	10 max. [8.5 typ.]	10 typ.	1	
	EZJP0V6R8MA	3.7	6.8	680 max. [420 typ.]	650 typ.	20	
	EZJP0V6R8GA	3.7	6.8	100 max. [85 typ.]	100 typ.	3	
	EZJP0V080MA	5.6	8	680 max. [420 typ.]	650 typ.	20	
	EZJP0V080KA	5.6	8	330 max. [290 typ.]	480 typ.	15	
	EZJP0V080GA	5.6	8	100 max. [65 typ.]	100 typ.	3	
	EZJP0V080DA	5.6	8	27 max. [22 typ.]	33 typ.	1	
	EZJP0V120JA	7.5	12	220 max. [150 typ.]	175 typ.	10	
	NEW EZJP0V180HA	11	18	150 max. [120 typ.]	140 typ.	10	
	EZJZ0V180HA	11	18	150 max. [120 typ.]	140 typ.	10	
	NEW EZJP0V220HA	13	22	150 max. [100 typ.]	116 typ.	10	
	EZJZ0V220HA	13	22	150 max. [100 typ.]	116 typ.	10	
	EZJP0V270EA	16	27	47 max. [33 typ.]	37 typ.	4	
	EZJP0V270RA	16	27	20 max. [15 typ.]	16.5 typ.	1	
EZJZ0V420WA	30	42	56 max. [40 typ.]	45 typ.	10		
EZJZ0V650DA	40	65	27 max. [22 typ.]	33 typ.	5		
1608	EZJP1V120KA	7.5	12	330 max. [250 typ.]	290 typ.	20	
	EZJZ1V180JA	11	18	220 max. [180 typ.]	210 typ.	20	
	EZJZ1V220JA	13	22	220 max. [160 typ.]	185 typ.	20	
	EZJZ1V270GA	16	27	100 max. [85 typ.]	100 typ.	20	
	EZJZ1V270EA	16	27	47 max. [33 typ.]	37 typ.	20	
	EZJZ1V270RA	16	27	20 max. [15 typ.]	16.5 typ.	3	
	EZJZ1V330GA	26	33	100 max. [85 typ.]	100 typ.	20	
	EZJZ1V420FA	30	42	68 max. [55 typ.]	63 typ.	15	
	EZJZ1V650DA	40	65	27 max. [22 typ.]	33 typ.	5	

● 使用温度範囲 : -40 ~ 85 °C

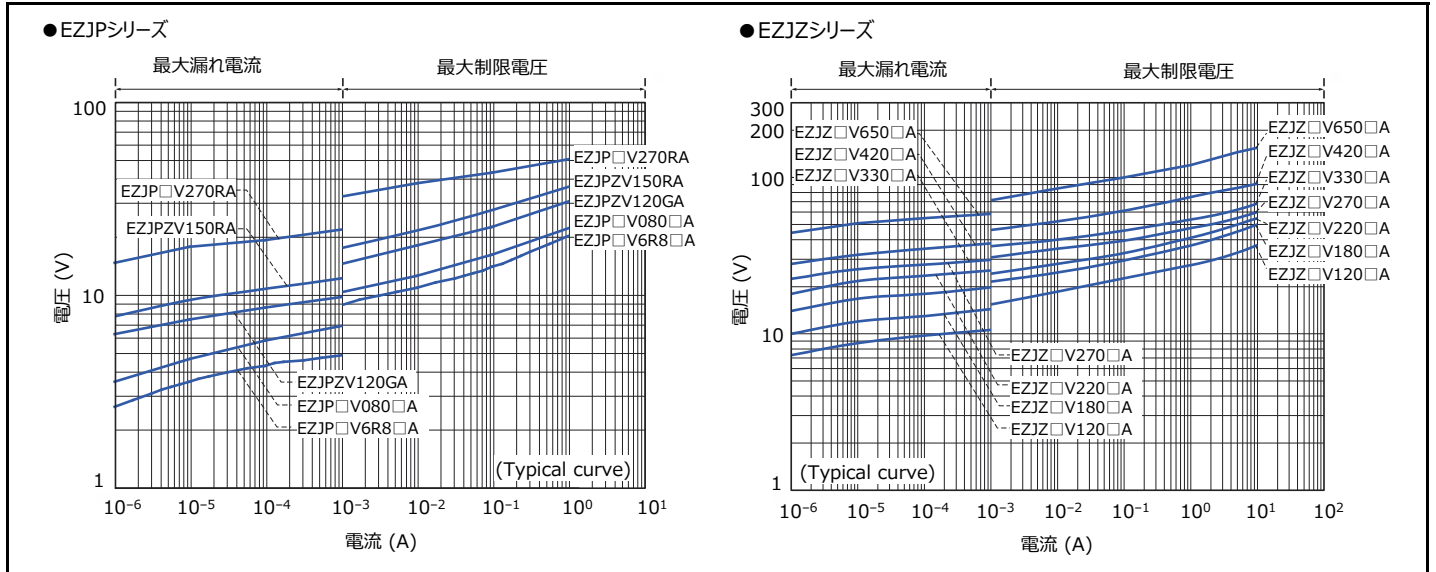
* はんだ付け方法は、リフローはんだ付けを推奨します。

[用語]

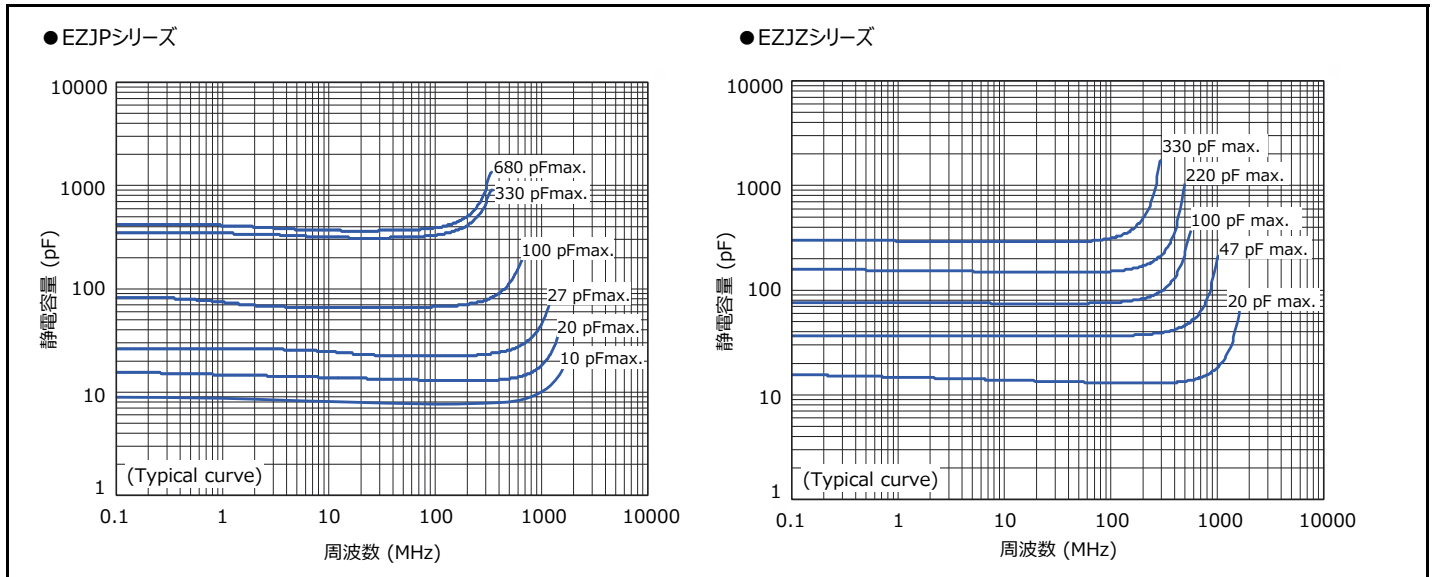
最大許容回路電圧	使用温度範囲内で連続して印加できる直流電圧の最大値
バリスタ電圧	バリスタの動作開始電圧で、バリスタに DC 1 mA を流した時の端子間電圧値。ブレイクダウン電圧と称される場合もある
サージ電流耐量	標準衝撃波 8/20 μs、2 回印加したとき、バリスタが耐え得る電流の最大値
静電気耐量	IEC61000-4-2 に準拠した静電気を 10 回 (正負各 5 回) 印加したとき、バリスタが耐え得る電圧の最大値

低電圧タイプ (標準タイプ) [電源・低速信号回路用] / EZJZ, EZJP シリーズ

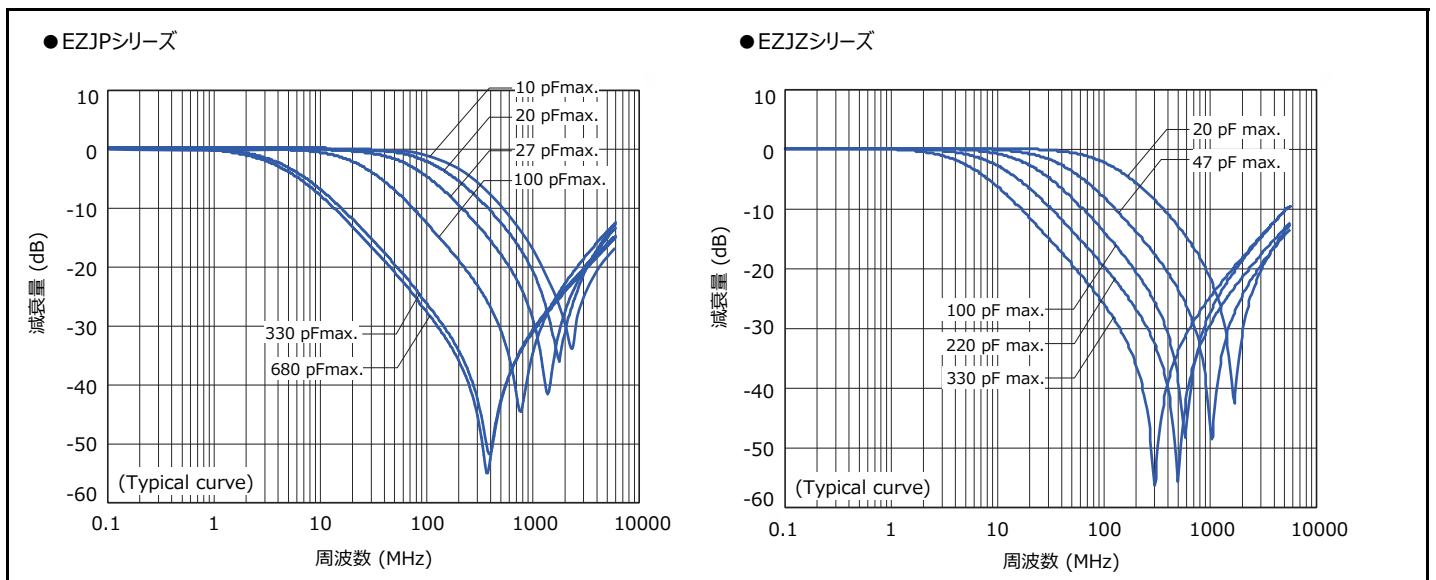
電圧・電流特性



周波数特性 – 静電容量



周波数特性 – 伝送特性

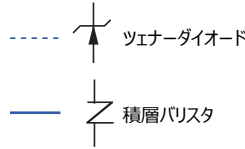
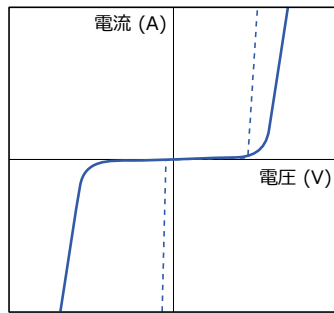


■ 包装方法、取り扱いに関する注意事項は関連情報をご参照ください。

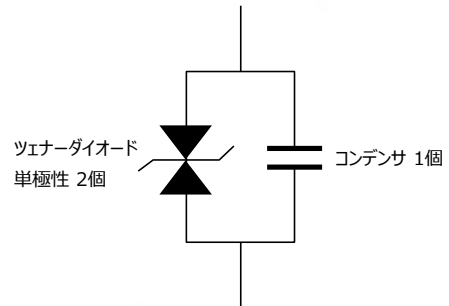
設計・仕様について予告なく変更する場合があります。ご購入及びご使用前に当社の技術仕様書などをお求め願ひ、それらに基づいて購入及び使用していただきますようお願いいたします。
 なお、本製品の安全性について疑義が生じたときは、速やかに当社へご通知をいただき、必ず技術検討をしてください。

バリスタの特性と等価回路

積層バリスタはツェナーダイオードの様な電気的な極性がなく、ツェナーダイオード 2 個とコンデンサ 1 個の計 3 個の部品と等価です。



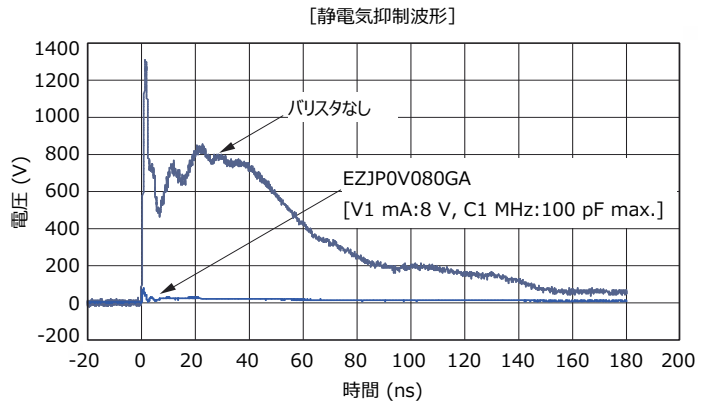
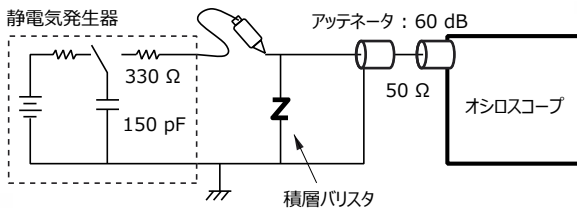
【積層バリスタの等価回路】



静電気抑制効果

積層バリスタの静電気抑制効果例

試験条件：IEC61000-4-2* Level4 接触放電、8 kV

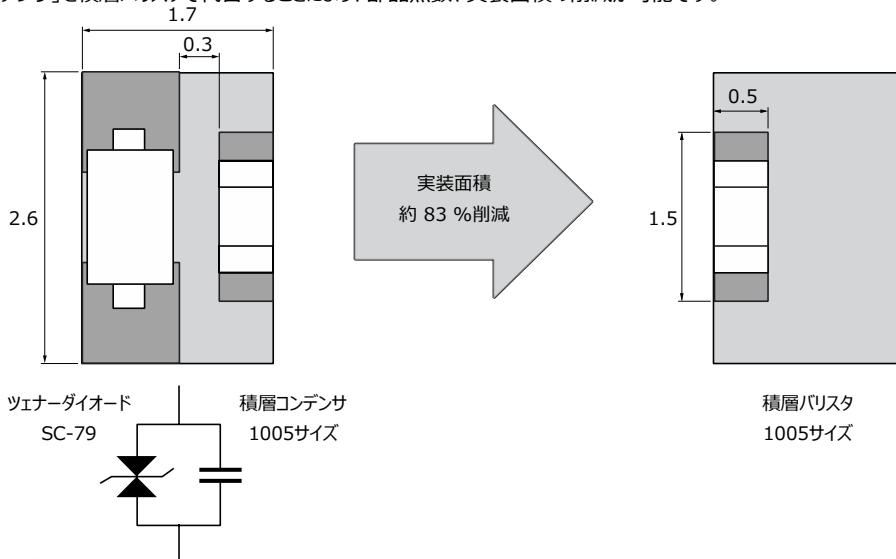


*IEC61000-4-2 … 人体から発生する静電気放電を想定した静電気試験法 (HBM) の国際規格で、4 段階の厳しさレベルが設定されている。

厳しさレベル	レベル1	レベル2	レベル3	レベル4
接触放電	2 kV	4 kV	6 kV	8 kV
非接触放電	2 kV	4 kV	8 kV	15 kV

ツェナーダイオード代替

「ツェナーダイオード+コンデンサ」を積層バリスタで代替することにより、部品点数、実装面積の削減が可能です。



単位：mm

チップ形積層バリスタ EZJZ, EZJP, EZJS シリーズ / 用途

用途	シリーズ	適用回路				
		DC	1k	1M	1G (Hz)	
スマートフォン、タブレット、DSC、PC、 HDD、DVD、BD、ゲーム機、 AR/VR	EZJZ、EZJP	低静電容量タイプ (Cap.: 3 pF 以下)	[適用範囲を示すグラフ]			DC ~ GHz アンテナ、RF回路、LVDS USB、IEEE1394、HDMI DC ~ 数 10MHz 電源、SW、Audio 端子 LCD、RS232C、etc. DC ~ 数 kHz
		低電圧タイプ (Cap.: 20 ~ 680 pF)	[適用範囲を示すグラフ]			
電源、光電センサ、SSR、モータ、 圧力センサ、近接スイッチ	EZJS	高静電容量タイプ (Cap.: 1800 ~ 22000 pF)	[適用範囲を示すグラフ]			電源、SW、Audio 端子、 etc.

アプリケーション

● スマートフォン

[キー/SW/LED]

[オーディオ (マイク、スピーカ、ヘッドセット)]

2連C規制タイプ : 33 ~ 47 pF

[I/O、USB]

超低静電容量タイプ : 1005 / 3 pF以下

[コンデンサマイク]

低静電容量タイプ : 1005 / 27 V / 47 pF

[バッテリーパック]

低静電容量タイプ : 1005 / 27 V / 47 pF

リチウムイオン電池

セーフティユニット

● USB1.1/2.0 lines

● IEEE1394 lines

● HDMI lines

チップ形積層バリスタ EZJZ, EZJP, EZJS シリーズ / 性能・試験方法

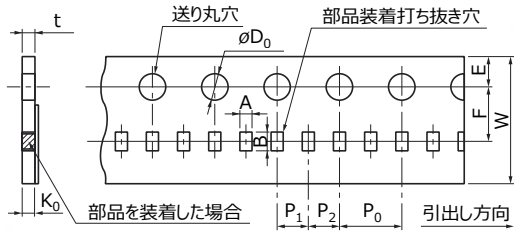
性能及び試験方法																	
項目	規格値	試験方法															
標準状態		電気特性の測定は下記の条件下で行う。 温度：5 ～ 35 ℃、相対湿度：85 % 以下															
バリスタ電圧	定格に規定する値を満足すること	定格に規定する電流（CmA）をバリスタに流したときのバリスタ両端の端子間電圧を Vc、又は VcmA と表し、バリスタ電圧と称する。 測定にあたっては発熱の影響をさけるためできるだけ速やかに行う。															
最大許容回路電圧	定格に規定する値を満足すること	バリスタに連続して印加できる直流電圧の最大値															
静電容量	定格に規定する値を満足すること	規定の周波数でバイアス電圧 0 V、測定電圧 0.2 ～ 2.0 Vrms で測定する。															
サージ電流耐量	定格に規定する値を満足すること	8/20 μs 標準衝撃波を 5 分間隔で 2 回印加したときのバリスタ電圧の変化率が ± 10 % 以内の最大電流値。															
静電気耐量	定格に規定する値を満足すること	IEC6 1000-4-2 に準拠する静電気放電を正負各 5 回（計 10 回）印加したときのバリスタ電圧の変化率が ± 30 % 以内の最大電圧値。															
はんだ付け性	定格に規定する値を満足すること	<p style="text-align: center;">定格に規定する条件ではんだ浸漬を行う。</p> はんだ種類：Sn-3.0Ag-0.5Cu フラックス：ロジンエタノール溶液（濃度約 25 wt%） はんだ温度：230 ± 5 ℃ 浸漬時間：4 ± 1秒間 浸漬位置：両端子電極が完全に浸漬されるまで															
はんだ耐熱性	ΔVc/Vc ： ±10 %以内	<p style="text-align: center;">定格に規定する条件ではんだ浸漬した後、標準状態に24±2時間放置し特性を評価する。</p> はんだ条件：270 ℃、3 s / 260 ℃、10 s 浸漬位置：両端子電極が完全に浸漬されるまで															
温度サイクル	ΔVc/Vc ： ±10 %以内	<p style="text-align: center;">定格に規定するサイクルを規定回数繰り返した後、標準状態に24±2時間放置し特性を評価する。</p> <p style="text-align: center;">サイクル数:5サイクル</p> <table border="1" style="margin-left: auto; margin-right: auto;"> <thead> <tr> <th>順序</th> <th>温度</th> <th>時間</th> </tr> </thead> <tbody> <tr> <td style="text-align: center;">1</td> <td style="text-align: center;">最低使用温度</td> <td style="text-align: center;">30分±3分間</td> </tr> <tr> <td style="text-align: center;">2</td> <td style="text-align: center;">常温</td> <td style="text-align: center;">3分間以下</td> </tr> <tr> <td style="text-align: center;">3</td> <td style="text-align: center;">最高使用温度</td> <td style="text-align: center;">30分±3分間</td> </tr> <tr> <td style="text-align: center;">4</td> <td style="text-align: center;">常温</td> <td style="text-align: center;">3分間以下</td> </tr> </tbody> </table>	順序	温度	時間	1	最低使用温度	30分±3分間	2	常温	3分間以下	3	最高使用温度	30分±3分間	4	常温	3分間以下
順序	温度	時間															
1	最低使用温度	30分±3分間															
2	常温	3分間以下															
3	最高使用温度	30分±3分間															
4	常温	3分間以下															
耐湿負荷	ΔVc/Vc ： ±10 %以内	<p style="text-align: center;">定格に規定する条件で試験した後、標準状態に24±2時間放置し特性を評価する。</p> 温度：40 ± 2 ℃ 湿度：90 ～ 95 %RH 印加電圧：最大許容回路電圧（個別に規定） 時間：500+24/0 時間															
高温負荷	ΔVc/Vc ： ±10 %以内	<p style="text-align: center;">定格に規定する条件で試験した後、標準状態に24±2時間放置し特性を評価する。</p> 温度：最高使用温度 ± 3 ℃（個別に規定） 印加電圧：最大許容回路電圧（個別に規定） 時間：500+24/0 時間															

包装方法 (テーピング)

● 基準包装数量

シリーズ	形状記号 (サイズ)	製品の厚み (mm)	テーピングの種類	ピッチ (mm)	数量 (個/リール)
EZJZ、EZJP	Z(0603)	0.3	プレスキャリアテーピング	2	15000
	0(1005)	0.5			10000
	1(1608)	0.8			4000
EZJS	1(1608)	0.8	パンチキャリアテーピング	4	4000
	2(2012)	0.8			5000
			エンボスキャリアテーピング		2000

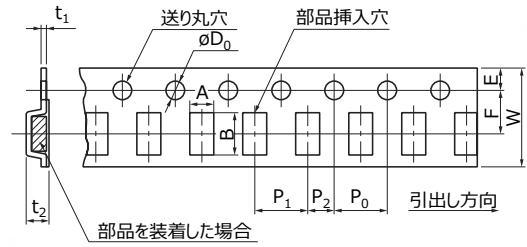
● プレスキャリアテーピング (2 mmピッチ) 0603サイズ



単位: mm

記号	A	B	W	F	E	P ₁	P ₂	P ₀	φD ₀	t	K ₀
EZJZ	0.36	0.66	8.0	3.50	1.75	2.00	2.00	4.0	1.5	0.55	0.36
EZJP	±0.03	±0.03	±0.2	±0.05	±0.10	±0.05	±0.05	±0.1	+0.1 0	max	±0.03

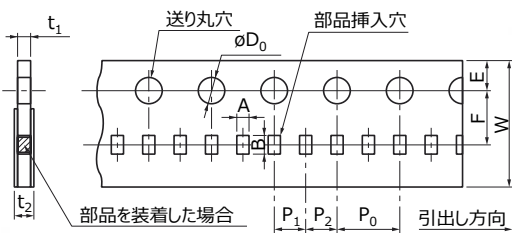
● エンボスキャリアテーピング (4 mmピッチ) 2012サイズ



単位: mm

記号	A	B	W	F	E	P ₁	P ₂	P ₀	φD ₀	t ₁	t ₂
EZJS	1.55	2.35	8.0	3.50	1.75	4.0	2.00	4.0	1.5	0.6	1.5
	±0.20	±0.20	±0.2	±0.05	±0.10	±0.1	±0.05	±0.1	+0.1 0	max	max

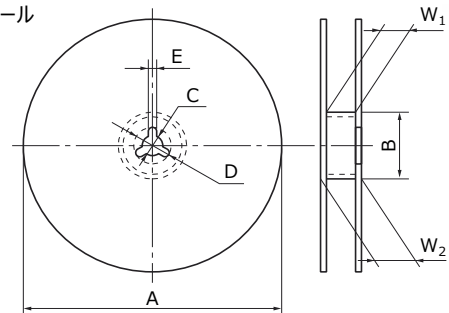
● パンチキャリアテーピング (2 mmピッチ) 1005サイズ



単位: mm

記号	A	B	W	F	E	P ₁	P ₂	P ₀	φD ₀	t ₁	t ₂
EZJZ	0.62	1.12	8.0	3.50	1.75	2.00	2.00	4.0	1.5	0.7	1.0
EZJP	±0.05	±0.05	±0.2	±0.05	±0.10	±0.05	±0.05	±0.1	+0.1 0	max	max
EZJS											

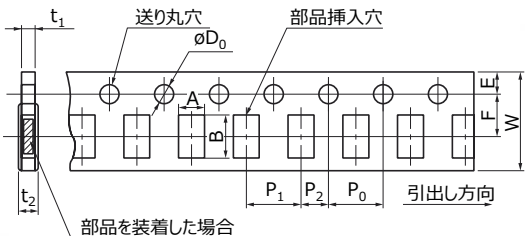
● テーピングリール



単位: mm

記号	A	B	C	D	E	W ₁	W ₂
EZJZ	φ180	0	φ60.0	13.0	21.0	2.0	9.0
EZJP	-3	+1.0	±0.5	±0.8	±0.5	+1.0	±1.0
EZJS		0				0	

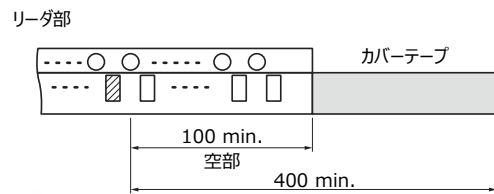
● パンチキャリアテーピング (4 mmピッチ) 1608, 2012, 1410 2 連サイズ



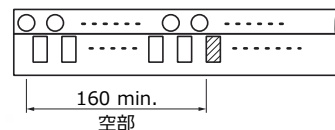
単位: mm

形状記号	A	B	W	F	E	P ₁	P ₂	P ₀	φD ₀	t ₁	t ₂
1 (1608)	1.0	1.8									
	±0.1	±0.1									
S (1410 2 連)	1.18	1.63	8.0	3.50	1.75	4.0	2.00	4.0	1.5	1.1	1.4
	±0.10	±0.10	±0.2	±0.05	±0.10	±0.1	±0.05	±0.1	+0.1 0	max	max
2 (2012)	1.65	2.4									
	±0.20	±0.2									

● リーダ部空部仕様



テープエンド部



単位: mm

安全・法律に関する遵守事項

製品仕様・製品用途

- 本製品および製品仕様は改良のために予告無く変更する場合がありますのでご了承ください。したがって、最終的な設計、ご購入、ご使用に際しましては用途の如何にかかわらず、事前に、仕様を詳細に説明している最新の納入仕様書を請求され、ご確認ください。また、当社納入仕様書の記載内容を逸脱して本製品をご使用にならないでください。
- 本製品は、本カタログもしくは納入仕様書に個別に記載されている場合を除き、一般電子機器（AV機器、家電製品、業務用機器、事務機器、情報、通信機器など）に標準的な用途で使用されることを意図しています。本製品を、特別な品質・信頼性が要求され、その故障や誤動作が直接人命を脅かしたり、人体に危害を及ぼす恐れのある用途（例：宇宙・航空機器、運輸・交通機器、燃焼機器、医療機器、防災・防犯機器、安全装置など）にお使いになる場合は、別途、用途に合った納入仕様書を、当社と取り交わしてください。

安全設計・製品評価

- 当社製品の不具合によって、人命の危機、その他の重大な損害が発生しないよう、お客様側のシステム設計において保護回路や冗長回路等により安全性を確保してください。
- 本カタログは部品単体での品質・性能を示すものです。使用環境、使用条件によって耐久性が異なりますので、ご使用に際しては必ず貴社製品に実装された状態および実際の使用環境でご評価、ご確認ください。当製品の安全性について疑義が生じたときは、速やかに当社へご通知いただくと共に、貴社にて必ず、上記保護回路や冗長回路等を含む技術検討を行ってください。

法律・規制・知的財産

- 本製品は、国連番号、国連分類などで定められた輸送上の危険物ではありません。また、このカタログに記載されている製品・製品仕様・技術情報を輸出する場合は、輸出国における法令、特に安全保障輸出管理に関する法令を遵守してください。
- 本製品は、RoHS（電気電子機器に含まれる特定有害物質の使用制限に関する）指令（2011 / 65 / EU 及び（EU）2015 / 863）に対応しております。製品により、RoHS指令/REACH規則対応時期は異なります。また、在庫品をご使用の場合で、RoHS指令/REACH規則対応可否が不明の場合は、お問合せフォームより「営業的お問合せ」を選択してご連絡ください。
- 使用する部材の製造工程並びに本製品の製造工程において、モントリオール議定書に規程されているオゾン層破壊物質や、PBBs (Poly-Brominated Biphenyls) / PBDEs (Poly-Brominated Diphenyl Ethers) のような特定臭素系難燃剤は意図的には使用していません。また、本製品の使用材料は、“化学物質の審査及び構造等の規制に関する法律”に基づき、すべて既存の化学物質として記載されている材料です。
- 本製品の廃棄に関しては、本製品が貴社製品に組み込まれて使用されるそれぞれの国、地域での廃棄方法を確認してください。
- このカタログに記載されている技術情報は、製品の代表的動作・応用回路例などを示したものであり、当社もしくは第三者の知的財産権を侵害していないことの保証または実施権の許諾を意味するものではありません。
- 当社が所有する技術的なノウハウに関係する設計・材料・工法等の変更は、お客様への事前告知なしに実施する場合があります。

本カタログの記載内容を逸脱または遵守せず、当社製品を使用された場合、弊社は一切責任を負いません。ご了承ください。

ご使用にあたっての遵守事項

(チップ形積層バリスタ)

安全対策

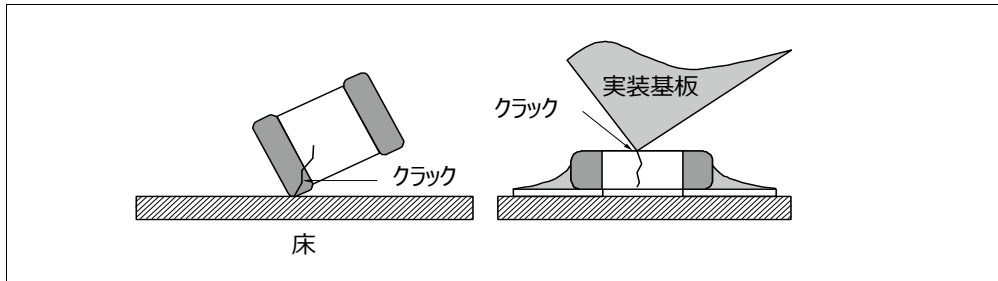
- チップ形積層バリスタ (以下本製品) は、一般電子機器 (AV製品、家電製品、事務機器、情報・通信機器など) の静電気、ノイズ対策として汎用標準的な用途で使用されることを意図しています。使い方によっては性能劣化や故障 (ショート又はオープンモード) する恐れがあります。
- ショート状態でご使用になられますと、電圧印加時に大電流が流れてバリスタ本体が発熱し、回路基板が焼損する恐れがあります。また、本製品の周辺条件 (使用環境、設計条件、実装条件など) により異常事態が生じると、最悪の場合、回路基板の焼損や事故につながる可能性がありますので、記載内容を十分確認の上、ご使用ください。

使用環境・洗浄条件

- 本製品は、下記の特種環境での使用を考慮した設計はしておりませんので、下記の特種環境でのご使用および条件では、本製品の性能に影響を受ける恐れがあり、ご使用に際しては貴社にて十分に性能・信頼性等をご確認の上、ご使用ください。
 - (1) 水、油、薬液、有機溶剤等の液体中でのご使用
 - (2) 直射日光、屋外暴露、塵埃中でのご使用
 - (3) 潮風、Cl₂、H₂S、NH₃、SO₂、NO_x 等の腐食性ガスの多い場所でのご使用
 - (4) 電磁波・放射線の強い環境でのご使用
 - (5) 発熱部品に近接して取り付けの場合および当製品に近接してビニール配線等可燃物を配置する場合
 - (6) 本製品を樹脂等で封止、コーティングしてご使用の場合
 - (7) はんだ付け後のフラックス洗浄で、溶剤、水および水溶性洗浄剤をご使用の場合 (特に、水溶性フラックスにはご注意願います)
 - (8) 本製品が結露するような場所での使用
 - (9) 製品を汚染した状態での使用。(例)プリント基板実装後の製品に直接接触して皮脂を付着させる等のハンドリングはしないでください。
 - (10) 過酷な振動または衝撃が加わる場所
- 本製品は、個々に規定する定格・性能の範囲内でご使用ください。規定仕様を超えて使用された場合、性能劣化や素子破壊の原因となり、製品の飛散や発煙・発火に至る場合がありますので、規定の使用温度範囲及び最大許容回路電圧を超えて使用しないでください。また、可燃物の近傍には取り付けしないでください。
- 本製品を洗浄する際、洗浄液が不適切な場合は、フラックスの残さその他の異物が本製品の表面に付着し、性能 (特に絶縁抵抗) を劣化させる場合があります。また、洗浄液が汚濁すると、遊離したハロゲンなどの濃度が高くなり、洗浄不足と同様の結果を招く場合があります。
- 洗浄条件が不適切 (洗浄不足、洗浄過剰) な場合は、本製品の性能を損なう場合があります。
 - (1) 洗浄不足の場合
 - (a) フラックス残さ中のハロゲン系の物質によって、端子電極などの金属が腐食を生じる場合があります。
 - (b) フラックス残さ中のハロゲン系の物質が、本製品表面に付着し、絶縁抵抗を低下させる場合があります。
 - (c) 水溶性フラックスは、ロジン系フラックスに比べ、(a) 及び (b) の傾向が顕著な場合がありますので、洗浄不足には十分に注意してください。
 - (2) 洗浄過剰の場合
超音波洗浄の場合、出力が大きすぎると基板が共振し、基板の振動で本製品本体やはんだにクラックが発生したり、端子電極の強度を低下させる場合がありますので、超音波出力 20 W/L 以下、超音波周波数 40 kHz 以下、超音波洗浄時間 5 分間 以内で行ってください。

異常対応・取扱条件

- 本製品に過度の機械的衝撃を与えないようにしてください。本製品の本体はセラミックスなので、落下衝撃により、破損やクラックが入る場合があります。また、落下した本製品は、既に品質が損なわれている場合があり、故障危険率が高くなる場合がありますので、使用しないでください。
- 本製品を実装した基板を取り扱う場合は、本製品に他の基板などがぶつからないようにしてください。実装後の基板の積み重ね保管又は取扱い時に、基板の角が本製品に当たり、その衝撃で破損やクラックが発生し、絶縁抵抗の低下などの故障に至る場合があります。また、実装基板から取外し後の本製品を再使用しないでください。



信頼性

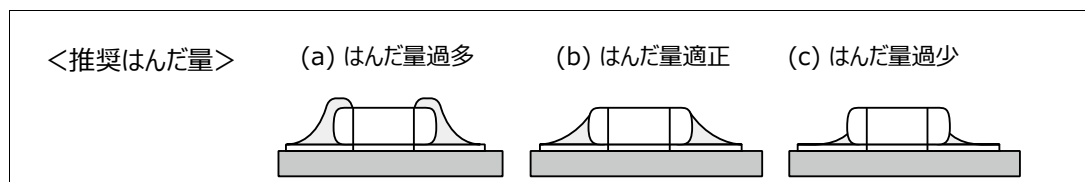
「AEC-Q200準拠」製品とは、AEC-Q200 で規定された評価試験条件の全部または一部を実施済みの製品になります。各製品の詳細な仕様や、具体的な評価試験の結果等については、当社へお問い合わせください。また、ご注文に際しては、製品毎に納入仕様書の取り交わしをしてください。

回路設計・基板設計

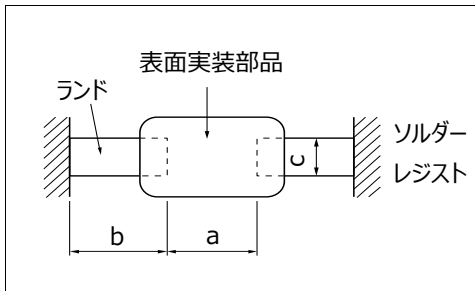
- 実装回路を動作させる使用温度は納入仕様書に記載する使用温度範囲内で使用してください。実装後に回路を動作させずに保存する温度は、納入仕様書に記載の保存温度範囲内としてください。最高使用温度を超える高温では使用しないでください。
- 本製品の端子間に印加される電圧は最大許容回路電圧以下で使用してください。誤って使用すると製品が故障し、ショート状態になり発熱する恐れがあります。定格以内でも高周波電圧や急峻なパルス電圧が連続印加される回路で使用される場合は、本製品の信頼性の確認をしてください。
- 本製品の表面温度は、自己発熱による温度上昇分も含めて、納入仕様書で規定する最高使用温度以下になるようにしてください。使用回路条件による本製品の温度は、実際の使用機器の動作状態で確認してください。
- アルミナ基板でのご使用は、熱衝撃（温度サイクル）による性能劣化が予測されます。ご使用には実基板による品質面での影響がないことを十分に確認してください。

実装条件

- はんだ量が多くなるに従い本製品に加わるストレスが大きくなり、素子割れなどの原因になりますので、基板のランド設計に際しては、はんだ量が適正になるように形状及び寸法を設定してください。また、ランドの大きさは左右均等になるように設計してください。左右のランドのはんだ量が異なっていると、はんだ冷却時にはんだ量の多い方が後から固化するため、片側に応力が働き部品にクラックが入る恐れがあります。



<推奨ランド寸法(例)>



形状記号 (JISサイズ)	部品寸法			a	b	c
	L	W	T			
Z (0603)	0.6	0.3	0.3	0.2~0.3	0.25~0.30	0.2~0.3
0 (1005)	1.0	0.5	0.5	0.4~0.5	0.4~0.5	0.4~0.5
1 (1608)	1.6	0.8	0.8	0.8~1.0	0.6~0.8	0.6~0.8
2 (2012)	2.0	1.25	0.8 ~1.25	0.8~1.2	0.8~1.0	0.8~1.0

単位: mm

<ソルダーレジストの活用>

- ・ソルダーレジストを活用し左右のはんだ量を均等にしてください。
- ・部品が近接する場合、リード付け部品と混載される場合、シャーシなどが近接する配置の場合は、ソルダーレジストを使ってパターンを分離してください。

※ 右の避けたい事例及び推奨例を参考にしてください。

項目	避けたい事例	推奨事例
		(パターン分割による改善事例)
リード付部品との混載	リード付部品のリード	ソルダーレジスト
シャーシ近辺への配慮	シャーシ はんだ(アースソルダー) 電極パターン	ソルダーレジスト
リード付部品の後付け	後付け部品のリード はんだごて	ソルダーレジスト
横置き配置	はんだが過多になる部分 ランド	ソルダーレジスト

<基板のそりに対する部品配置>

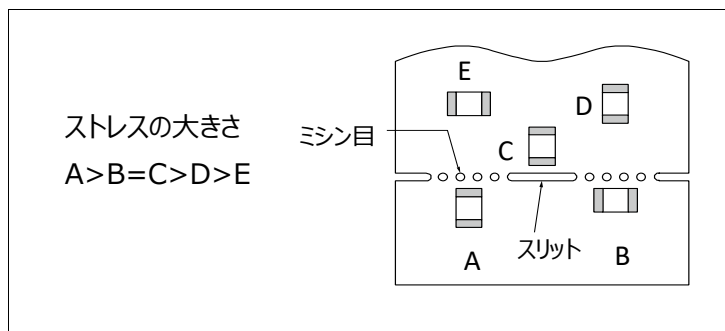
- ・本製品を基板にはんだ付けた後の工程、または取り扱い中に基板が曲がると、本製品に割れが発生することがありますので、基板のたわみに対して極力ストレスが加わらないような部品配置にしてください。

※ 右の避けたい事及び推奨事例を参考にしてください。

避けたい事	推奨事例

<割板近傍の機械的ストレス>

- ・割板近傍では、本製品の取り付け位置により機械的ストレスが変化しますので、右図を参考にしてください。
- ・基板分割時に本製品が受ける機械的ストレスの大きさは、 $A > B = C > D > E$ の順となりますので、本製品の配置と分割方法も考慮してください。

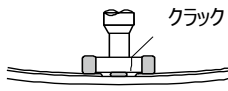
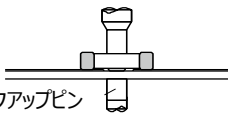
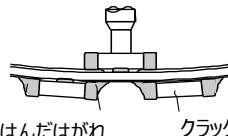
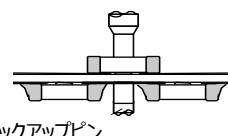


<実装密度と部品間隔>

- ・部品間隔をつめすぎますとはんだブリッジやはんだボールによる影響が生じますので、部品間隔にご注意ください。

＜基板への実装＞

- ・本製品を基板に実装する場合は、本体に実装時の吸着ノズルの圧力や位置ずれ、位置決め時の機械的衝撃や応力など過度な衝撃荷重が加わらないようにしてください。
- ・実装機の保守及び点検は定期的に行う必要があります。
- ・吸着ノズルの下死点が低すぎる場合は、実装時本製品に過大な力が加わり割れの原因となるので、次のことを参考に使用してください。
 - ① 吸着ノズルの下死点は、基板のそりを矯正して、基板上面に設定し調整してください。
 - ② 吸着ノズルの圧力は、静荷重で1～3 Nとしてください。
 - ③ 両面実装の場合は、吸着ノズルの衝撃を極力小さくするために、基板裏面にバックアップピンをあてがい、基板のたわみを押さえてください。その代表例を次に示します。

項目	避けたい事例	推奨事例
片面実装		<p>バックアップピンは必ずしもバリスタの真下に位置しなくてもよい</p> 
両面実装		

- ④ 吸着ノズルの下死点が低すぎないように調整してください。
- ・位置決め爪が磨耗してくると位置決めの際、本製品に加わる機械的衝撃が局部的に加わり、本製品が欠けたり、クラックが発生する場合がありますので、位置決め爪の閉じ切り寸法を管理し、位置決め爪の保守及び点検又は交換を定期的に行ってください。
 - ・装着時のプリント基板のたわみが大きいと、割れ、クラックを生じることがありますので、基板の下にバックアップピンを配置して、プリント基板のそりを 90 mm スパンで 0.5 mm 以下に設定してください。

＜フラックスの選定＞

- ・フラックスは本製品の性能に重要な影響を及ぼす場合があります。使用する前に本製品の性能に影響を及ぼさないか十分ご確認ください。

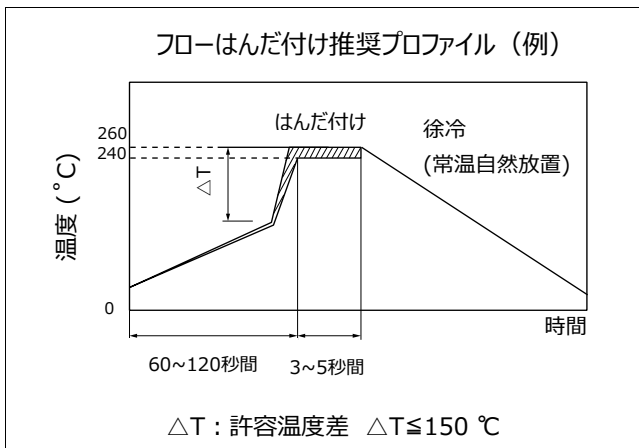
＜はんだ付け＞

- ・フローはんだ付け

フローはんだ付けは、急激な温度変化によるストレスが直接部品本体に加わりますので、特にはんだの温度管理には十分に注意してください。本製品は、特に急熱・急冷をきらいます。急熱・急冷を加えますと本製品内部に大きな温度差による過大な熱応力が生じ、サーマルクラック発生の原因になりますので、下記の予熱と徐冷を順守してください。

- ① フラックス塗布 : フラックスは薄く均一に塗布してください。フローはんだ付けでは、発泡方式によるフラックス塗布が一般に使用されます。
- ② 予熱 : はんだ温度と本製品の表面温度差が 150 °C 以下となるように十分な予熱をしてください。
- ③ はんだ浸せき : 240 ～ 260 °C の溶融はんだ槽中に3～5 秒間浸せきしてください。
- ④ 徐冷 : はんだ付け後は急冷 (強制冷却) を避け、徐冷してください。サーマルクラックなどの発生原因になります。
- ⑤ 洗浄 : はんだ付け直後、洗浄液に浸せきする時は本製品の表面温度が100 °C 以下であることを確認してください。

- ⑥ 次図フローはんだ付け推奨プロファイル (例) 条件での 1 回フローはんだ付けは問題ありません。但し、基板のそり・たわみについては十分に注意してください。

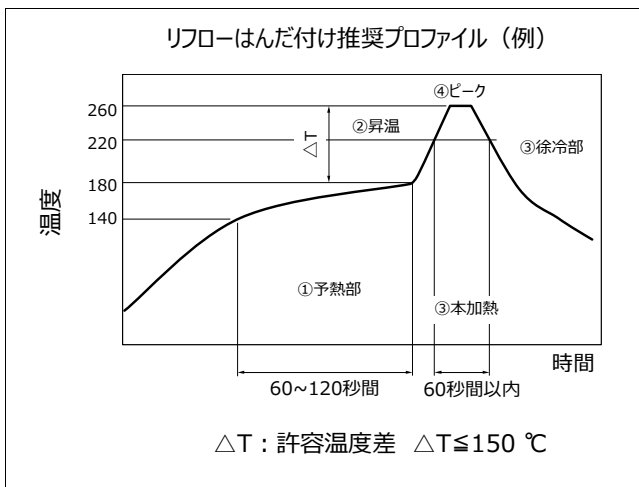


サイズ	許容温度差
1608	$T \leq 150^\circ\text{C}$

※ 個別仕様に規定する製品は、フローはんだ付けではご使用にならないでください。

・リフローはんだ付け

リフローはんだ付けの温度条件は、予熱部 (プリヒート部)、昇温部、本加熱部、徐冷部の温度カーブからなりますが、本製品に急激な熱を加えますと本製品内部に大きな温度差により過大な熱応力が生じ、サーマルクラック発生の原因になりますので温度差には十分に注意してください。予熱部は、ツームストーン (チップ立ち) 防止の上でポイントとなる領域ですので温度管理には十分に注意してください。



項目	温度条件	時間、速度
①予熱部	140 ~ 180 °C	60 ~ 120 秒間
②昇温部	予熱部温度 ~ピーク部温度	2 ~ 5 °C / 秒
③本加熱部	220 °C以上	60 秒間以内
④ピーク	260 °C以下	10 秒間以内
⑤徐冷部	ピーク部温度 ~ 140 °C	1 ~ 4 °C / 秒

サイズ	許容温度差
0603 ~ 2012	$T \leq 150^\circ\text{C}$

徐冷部の急冷 (強制冷却) は避けてください。サーマルクラックなどの発生原因になります。はんだ付け直後洗浄液に浸せきする時は、本製品の表面温度が 100 °C 以下であることを確認してください。上図のリフローはんだ付け推奨プロファイル (例) 条件での 2 回リフローはんだ付けは問題ありません。但し、基板のそり・たわみについては、十分に注意してください。

なお、この推奨はんだ付け条件範囲は本製品の特性劣化を招かない範囲であって、安定したはんだ付けが可能な範囲を示すものではありません。安定したはんだ付けができる条件については個々に確認の上、設定してください。実装時の本製品の温度は実装状態によって変わりますので、必ずお客様製品での実装時に、本製品表面が規定の温度となる事を確認の上、使用してください。

- ・ はんだこて付け

はんだこて付けは、急激な温度変化によるストレスが直接本製品本体にかかりますので、特にはんだこて先の温度管理には十分に注意してください。はんだこて先が直接本製品本体及び端子電極に触れないように注意してください。本製品は、特に急熱・急冷をきらいます。急熱・急冷を加えますと、本製品内部に大きな温度差により過大な熱応力が生じ、サーマルクラック発生の原因になりますので下記の予熱と徐冷を順守してください。

はんだこて付けにて一度取り外した製品は使用できません。

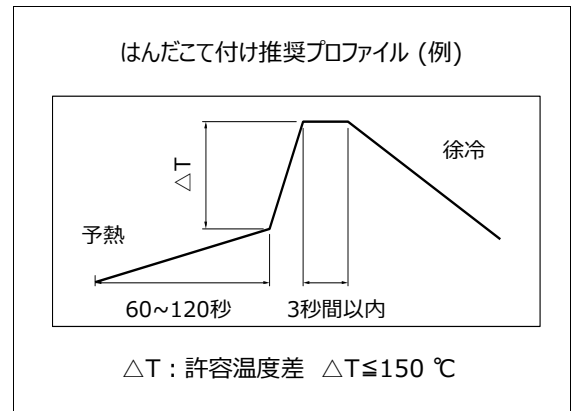
- ① 条件 1 (予熱あり)

- (a) はんだ : 精密電子機器向けに製品化されたフラックス塩素量の少ない糸はんだを使用してください。
(線径 ; $\phi 1.0$ mm 以下)
- (b) 予熱 : はんだ温度と本製品の表面温度差が 150 °C 以下となるように十分な予熱をしてください
- (c) こて先温度 : 300 °C 以下 (予め必要量のはんだをこて先上に溶融させておきます。)
- (d) 徐冷 : はんだ付け後は、常温放置し徐冷してください。

- ② 条件 2 (予熱なし)

右記の範囲内であれば予熱なしで、はんだこて付けすることができます。

- (a) はんだこて先が直接本製品本体及び端子電極に触れないようにしてください。
- (b) はんだこて先にてランド部を十分に予熱した後、こて先を本製品の端子電極へスライドしてはんだ付けしてください。



予熱なし こて先条件

項目	条件
こて先温度	270 °C 以下
ワット数	20 W 以下
こて先形状	$\phi 3$ mm 以下
こて付け時間	3 秒間以内

<検査>

- ・ 本製品をプリント基板に実装した後、測定端子ピンにて回路検査をする場合は、測定端子ピンの押し圧によりプリント基板がたわんでクラックが発生する場合があります。

- ① プリント基板がたわまないように基板裏面にバックアップピンを配置して、プリント基板のそりを 90 mm スパンで 0.5 mm 以下に設定してください。
- ② 測定端子ピンの先端部形状に問題がないか、高さが揃っているか、圧力が強すぎないか、設定位置が正しいかを確認してください。

項目	避けたい事例	推奨事例
基板のたわみ		

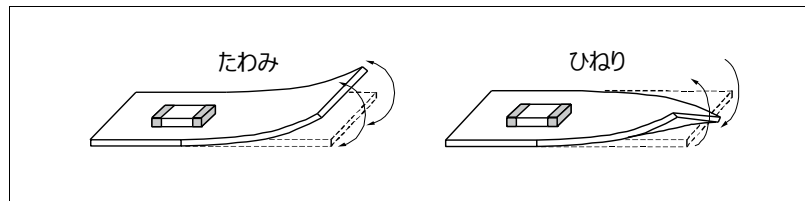
<保護コート>

- ・ 耐湿性・耐ガス性の向上や、部品の固定を目的に樹脂コーティングまたは樹脂埋設して使用される場合は下記のような不具合が予測されるため、事前に性能および信頼性を十分確認してください。

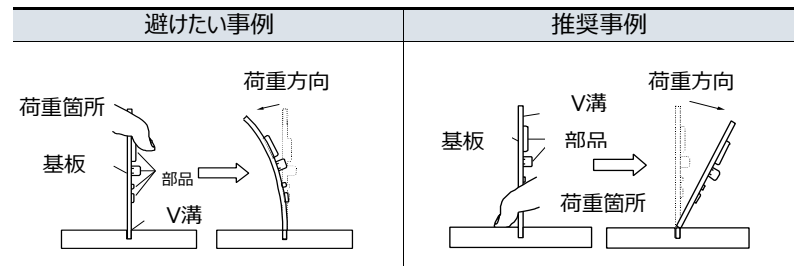
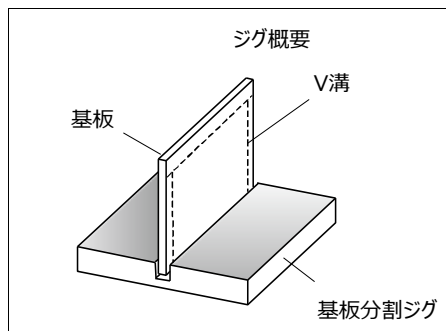
- ① 樹脂に含まれる溶剤が本製品に浸透し、特性劣化を起こすことがあります。
- ② 樹脂を硬化させる際の化学反応熱 (硬化発熱) によって本製品に悪影響を与えることがあります。
- ③ 樹脂の膨張収縮によりはんだ付け部分にストレスが加わり、クラックに至ることがあります。

<多面取りプリント基板の分割>

- 本製品を含む部品を実装後、基板分割作業の際には、基板にたわみやひねりストレスを与えないように注意してください。基板を分割する際に、基板に下図に示すようなたわみやひねりなどのストレスを与えると、本製品にクラックが発生する場合がありますので、極力ストレスを加えないようにしてください。



- 基板分割時は、できるだけ基板に機械的ストレスが加わらないようにするため、手作業による手割を避け、分割ジグ又は基板分割装置などを使用してください。
- 基板分割ジグの例
基板分割ジグの概要を次に示します。ジグから遠い部分を持って荷重を加えると基板のたわみが大きくなるので、ジグに近い部分を持って荷重を加え基板のたわみが小さくなるようにして分割してください。



保管条件

- 保管場所は、高温多湿の場所を避け、5～40℃、20～70%RHで保管してください。
- 湿気、ほこり、腐食性ガス（硫化水素、亜硫酸、塩化水素、アンモニアなど）のある場所での保管は、端子電極のはんだ付け性を劣化させます。また、熱や直射日光のあたる場所は、テーピング包装品のテープの変形やテープへの部品くっつきが発生し、実装時のトラブルの原因となりますので注意してください。
- 保管期間は、12ヶ月以内とします。12ヶ月以上経過した製品は、使用前にはんだ付け性を確認して使用してください。