

電流検出 両面チップ抵抗器

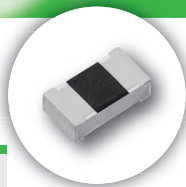
高電力

小形化

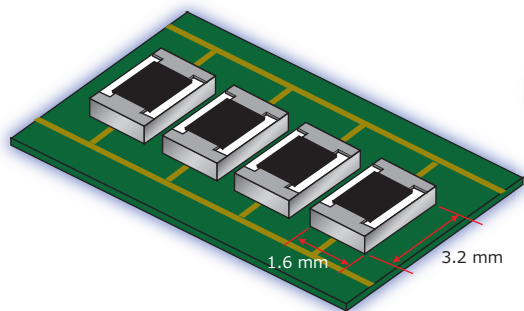
耐はんだ
クラック

AEC-
Q200

ERJ*BW シリーズ

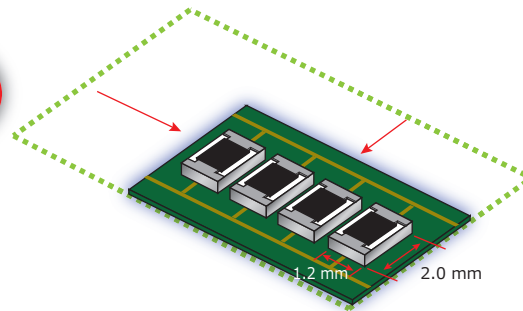


両面構造により小形低抵抗&高電力



3216 size

実装面積
45% 削減



2012 size

[10 mΩを従来より小形サイズ (3216 ⇒ 2012) で実現]

基板面積削減

1. 小型化

2. 軽量化

3. コストダウン

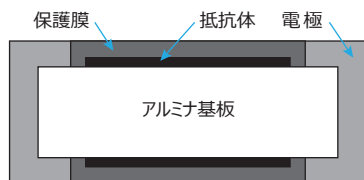
Point



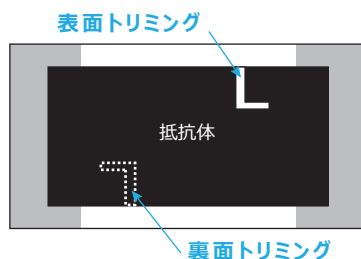
両面抵抗体構造により小形電流検出抵抗を実現

両面構造

[側面図]



[上面図]



- ・独自の両面抵抗体トリミング「表裏点対称配置L字形トリミング」により表裏トリミングの負荷集中部近接による負荷集中を回避
- ・小形高電力かつ優れた過負荷特性を実現

■ 定格

品番	サイズ (mm)	定格電力 (W)	抵抗値許容差 (%)	抵抗値範囲 (Ω)	TCR (x10 ⁻⁶ / °C)	カテゴリー温度範囲 (°C)
ERJ2BW	1005	0.25	± 1、± 2、± 5	47 m ~ 100 m	0 ~ +300	-55 ~ 155
ERJ3BW	1608	0.33	± 1、± 2、± 5	20 m ~ 200 m	20mΩ ≤ R < 39mΩ : 0 ~ +250 39mΩ ≤ R ≤ 100mΩ : 0 ~ +150	
ERJ6BW	2012	0.5	± 1、± 2、± 5	10 m ~ 100 m	10mΩ ≤ R < 15mΩ : 0 ~ +300 15mΩ ≤ R ≤ 100mΩ : 0 ~ +200	
ERJ8BW	3216	1.0	± 1、± 2、± 5	10 m ~ 100 m	10mΩ ≤ R < 20mΩ : 0 ~ +200 20mΩ ≤ R < 47mΩ : 0 ~ +150 47mΩ ≤ R ≤ 100mΩ : 0 ~ +100	

詳細は Web サイトへ

