

# 服务器

## 整机动向

- CPU高性能化
  - CPU高速驱动
- DDR存储器的大容量化
- 薄型设计 (1U)
- 2Way/4Way (2路/4路) 设计
- 采用低耗电量设计

## 电源电路的动向

### · 负荷电流的增加

- ①PU核心电源 (1.2V/100A)
- ②DDR电源 (1.5V/~48A)
- ③系统电源 (2V以下)
- ④去除电源输入噪音 (12V)

## 电容器要求规格

低ESR

小型

低外形

高耐压

## 推荐商品特长

### SP-Cap

- 超低ESR (3mΩ~)
- 低外形 (1~2mm)



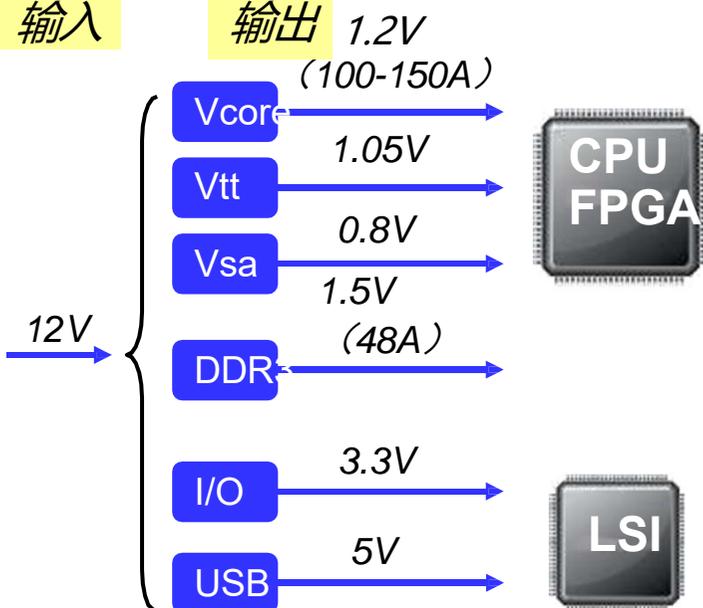
### POSCAP

- 低ESR (5mΩ~)
- 小型化 (3528)



## 输入

## 输出



|               | SP-Cap                  | POSCAP                  |
|---------------|-------------------------|-------------------------|
| CPU           | 2V470uF<br>3-6mΩ/Dsize  | 2.5V270uF<br>6mΩ/Bsize  |
| DDR3          | 2V470uF<br>3-6mΩ/Dsize  | 2.5V330uF<br>9mΩ/Bsize  |
| System (2V以下) | 2V470uF<br>3-6mΩ/Dsize  | 2.5V330uF<br>15mΩ/Bsize |
| I/O<br>USB    | 6.3V220uF<br>15mΩ/Dsize | 6.3V220uF<br>25mΩ/Bsize |
| USB (5V)      | -                       | 16V100uF<br>50mΩ/Dsize  |